# 1 Courier 10 and Courier 10 spaced symbol bars

.ibs FILE

 ├── File Header Section

 │ ├── **[IBIS Ver]**

 │ ├── **[Comment Char]**

 │ ├── **[File Name]**

 │ ├── **[File Rev]**

 │ ├── **[Date]**

 │ ├── **[Source]**

 │ ├── **[Notes]**

 │ ├── **[Disclaimer]**

 │ └── **[Copyright]**

 │

 ├── **[Component]** Si\_location, Timing\_location

 │ ├── **[Manufacturer]**

 │ ├── **[Package]** R\_pkg, L\_pkg, C\_pkg

 │ ├── **[Pin]** signal\_name, model\_name, R\_pin,

 │ │ L\_pin, C\_pin

 │ ├── **[Package Model]**

 │ │ └── **[Alternate Package Models]**

 │ │ └── **[End Alternate Package Models]**

 │ │

 │ ├── **[Pin Mapping]** pulldown\_ref, pullup\_ref,

 │ │ gnd\_clamp\_ref, power\_clamp\_ref,

 │ │ ext\_ref

 │ ├── **[Diff Pin]** inv\_pin, vdiff, tdelay\_typ,

 │ │ tdelay\_min, tdelay\_max

 │ ├── **[Series Pin Mapping]** pin\_2, model\_name,

 │ │ function\_table\_group

 │ ├── **[Series Switch Groups]** On, Off

 │ │

 │ ├── **[Node Declarations]**

 │ │ └── **[End Node Declarations]**

 │ │

 │ ├── **[Circuit Call]** Signal\_pin, Diff\_signal\_pins,

 │ │ │ Series\_pins, Port\_map

 │ │ └── **[End Circuit Call]**

 │ │

 │ └── **[Begin EMI Component]** Domain, Cpd, C\_Heatsink\_gnd,

 │ │ C\_Heatsink\_float

 │ ├── **[Pin EMI]** domain\_name, clock\_div

 │ ├── **[Pin Domain EMI]** percentage

 │ └── **[End EMI Component]**

 │

 ├── **[Model Selector]**

│

 ├── **[Model]** Model\_type, Polarity, Enable,

 │ │ Vinl, Vinh, C\_comp, C\_comp\_pullup,

 │ │ C\_comp\_pulldown,

 │ │ C\_comp\_power\_clamp,

 │ │ C\_comp\_gnd\_clamp

 │ │ Vmeas, Cref, Rref, Vref

 │ │ Rref\_diff, Cref\_diff

# 2 Time New Roman 10 and Courier 10 spaced symbol bars

.ibs FILE

 ├── File Header Section

 │ ├── **[IBIS Ver]**

 │ ├── **[Comment Char]**

 │ ├── **[File Name]**

 │ ├── **[File Rev]**

 │ ├── **[Date]**

 │ ├── **[Source]**

 │ ├── **[Notes]**

 │ ├── **[Disclaimer]**

 │ └── **[Copyright]**

 │

 ├── **[Component]** Si\_location, Timing\_location

 │ ├── **[Manufacturer]**

 │ ├── **[Package]** R\_pkg, L\_pkg, C\_pkg

 │ ├── **[Pin]** signal\_name, model\_name, R\_pin,

 │ │ L\_pin, C\_pin

 │ ├── **[Package Model]**

 │ │ └── **[Alternate Package Models]**

 │ │ └── **[End Alternate Package Models]**

 │ │

 │ ├── **[Pin Mapping]** pulldown\_ref, pullup\_ref,

 │ │ gnd\_clamp\_ref, power\_clamp\_ref,

 │ │ ext\_ref

 │ ├── **[Diff Pin]** inv\_pin, vdiff, tdelay\_typ,

 │ │ tdelay\_min, tdelay\_max

 │ ├── **[Series Pin Mapping]** pin\_2, model\_name,

 │ │ function\_table\_group

 │ ├── **[Series Switch Groups]** On, Off

 │ │

 │ ├── **[Node Declarations]**

 │ │ └── **[End Node Declarations]**

 │ │

 │ ├── **[Circuit Call]** Signal\_pin, Diff\_signal\_pins,

 │ │ │ Series\_pins, Port\_map

 │ │ └── **[End Circuit Call]**

 │ │

 │ └── **[Begin EMI Component]** Domain, Cpd, C\_Heatsink\_gnd,

 │ │ C\_Heatsink\_float

 │ ├── **[Pin EMI]** domain\_name, clock\_div

 │ ├── **[Pin Domain EMI]** percentage

 │ └── **[End EMI Component]**

 │

 ├── **[Model Selector]**

│

 ├── **[Model]** Model\_type, Polarity, Enable,

 │ │ Vinl, Vinh, C\_comp, C\_comp\_pullup,

 │ │ C\_comp\_pulldown,

# 3 Times New Roman 12 and Times New Roman 12 spaced symbol bars

.ibs FILE

 ├── File Header Section

 │ ├── **[IBIS Ver]**

 │ ├── **[Comment Char]**

 │ ├── **[File Name]**

 │ ├── **[File Rev]**

 │ ├── **[Date]**

 │ ├── **[Source]**

 │ ├── **[Notes]**

 │ ├── **[Disclaimer]**

 │ └── **[Copyright]**

 │

 ├── **[Component]** Si\_location, Timing\_location

 │ ├── **[Manufacturer]**

 │ ├── **[Package]** R\_pkg, L\_pkg, C\_pkg

 │ ├── **[Pin]** signal\_name, model\_name, R\_pin,

 │ │ L\_pin, C\_pin

 │ ├── **[Package Model]**

 │ │ └── **[Alternate Package Models]**

 │ │ └── **[End Alternate Package Models]**

 │ │

 │ ├── **[Pin Mapping]** pulldown\_ref, pullup\_ref,

 │ │ gnd\_clamp\_ref, power\_clamp\_ref,

 │ │ ext\_ref

 │ ├── **[Diff Pin]** inv\_pin, vdiff, tdelay\_typ,

 │ │ tdelay\_min, tdelay\_max

 │ ├── **[Series Pin Mapping]** pin\_2, model\_name,

 │ │ function\_table\_group

 │ ├── **[Series Switch Groups]** On, Off

 │ │

 │ ├── **[Node Declarations]**

 │ │ └── **[End Node Declarations]**

 │ │

 │ ├── **[Circuit Call]** Signal\_pin, Diff\_signal\_pins,

 │ │ │ Series\_pins, Port\_map

 │ │ └── **[End Circuit Call]**

 │ │

 │ └── **[Begin EMI Component]** Domain, Cpd, C\_Heatsink\_gnd,

 │ │ C\_Heatsink\_float

 │ ├── **[Pin EMI]** domain\_name, clock\_div

 │ ├── **[Pin Domain EMI]** percentage

 │ └── **[End EMI Component]**

# 4 Times New Roman 12 and Courier 10 spaced symbol bars

.ibs FILE

 ├── File Header Section

 │ ├── **[IBIS Ver]**

 │ ├── **[Comment Char]**

 │ ├── **[File Name]**

 │ ├── **[File Rev]**

 │ ├── **[Date]**

 │ ├── **[Source]**

 │ ├── **[Notes]**

 │ ├── **[Disclaimer]**

 │ └── **[Copyright]**

 │

 ├── **[Component]** Si\_location, Timing\_location

 │ ├── **[Manufacturer]**

 │ ├── **[Package]** R\_pkg, L\_pkg, C\_pkg

 │ ├── [Pin] signal\_name, model\_name, R\_pin,

 │ │ L\_pin, C\_pin

 │ ├── **[Package Model]**

 │ │ └── **[Alternate Package Models]**

 │ │ └── **[End Alternate Package Models]**

 │ │

 │ ├── **[Pin Mapping]** pulldown\_ref, pullup\_ref,

 │ │ gnd\_clamp\_ref, power\_clamp\_ref,

 │ │ ext\_ref

 │ ├── **[Diff Pin]** inv\_pin, vdiff, tdelay\_typ,

 │ │ tdelay\_min, tdelay\_max

 │ ├── **[Series Pin Mapping]** pin\_2, model\_name,

 │ │ function\_table\_group

 │ ├── **[Series Switch Groups]** On, Off

 │ │

 │ ├── **[Node Declarations]**

 │ │ └── **[End Node Declarations]**

 │ │

 │ ├── **[Circuit Call]** Signal\_pin, Diff\_signal\_pins,

 │ │ │ Series\_pins, Port\_map

 │ │ └── **[End Circuit Call]**

 │ │

 │ └── **[Begin EMI Component]** Domain, Cpd, C\_Heatsink\_gnd,

 │ │ C\_Heatsink\_float

 │ ├── **[Pin EMI]** domain\_name, clock\_div

 │ ├── **[Pin Domain EMI]** percentage

 │ └── **[End EMI Component]**